

(19) 日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11) 特許出願公開番号

特開平9-27814

(43) 公開日 平成9年(1997)1月28日

| (51) Int.Cl. ⁸ | 識別記号 | 庁内整理番号 | F I | 技術表示箇所 |
|------------------------------|------|--------|---------------|---------|
| H 0 4 L 12/28 | | | H 0 4 L 11/00 | 3 1 0 D |
| H 0 4 B 1/66 | | | H 0 4 B 1/66 | |
| H 0 4 L 12/40 | | | H 0 4 L 11/00 | 3 2 0 |
| 12/44 | | | | 3 4 0 |
| 29/02 | | | 13/00 | 3 0 1 Z |
| 審査請求 未請求 請求項の数6 F D (全 11 頁) | | | | |

(21) 出願番号 特願平7-199145

(22) 出願日 平成7年(1995)7月12日

(71) 出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72) 発明者 佐藤 真

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(72) 発明者 嶋 久登

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(74) 代理人 弁理士 杉山 猛

(54) 【発明の名称】 通信制御方法及び電子機器

(57) 【要約】

【目的】 P 1 3 9 4 シリアルバスを用いた通信システムにおいて、情報信号の伝送中に機器の接続構成が変化しても、帯域を有効に利用する。

【構成】 情報信号の入出力を制御する際に、情報信号の伝送に必要なバスの帯域を、電子機器の接続構成によって変化する部分と情報信号の種類によって変化する部分とに分割し、区別して扱う。図の出力プラグコントロールレジスタでは、伝送帯域のフィールドが、電子機器の接続構成によって変化する Overhead ID と情報信号の種類によって変化する Max Payload Size の2つのフィールドに分割されている。

| (1) | (1) | (6) | (2) | (8) | (2) | (4) | (10) |
|------------|----------------------------|--------------------|-----|-----|-----|-------------|------------------|
| Valid Flag | Unowned Connection Counter | Connection Counter | r | Ch | DR | Overhead ID | Max Payload Size |

r : Reserved

Ch : Channel

DR : Data Rate

【特許請求の範囲】

【請求項1】 制御信号と情報信号とを混在させて伝送できるバスで複数の電子機器が接続された通信システムにおいて、

前記情報信号の入出力を制御する際に、前記情報信号の伝送に必要な帯域を、前記電子機器の接続構成によって変化する部分と前記情報信号の種類によって変化する部分とに分割し、区別して扱うことを特徴とする通信制御方法。

【請求項2】 情報信号の入出力を制御するための制御コードを通信システム内の他の機器からも読み書きできるレジスタを各電子機器に設け、前記情報信号を出力するために必要な帯域を前記レジスタに記憶することを特徴とする請求項1記載の通信制御方法。

【請求項3】 情報信号の種類によって変化する部分について、情報信号を出力していない時にも現在出力し得る情報信号の種類によって決まる帯域を記憶することで、確保すべき帯域を示すことを特徴とする請求項2記載の通信制御方法。

【請求項4】 出力する際もしくは出力している途中で、電子機器の接続構成を判断して該電子機器の接続構成によって変化する部分を調整することを特徴とする請求項2記載の通信制御方法。

【請求項5】 情報信号の種類が出力途中で変化する際に、該情報信号の種類によって変化する部分を調整することを特徴とする請求項2記載の通信制御方法。

【請求項6】 制御信号と情報信号とを混在させて伝送できるバスで複数の電子機器が接続された通信システムにおける電子機器であって、前記情報信号の入出力を制御するための制御コードを前記通信システム内の他の機器からも読み書きできるレジスタを備え、該レジスタに前記情報信号の伝送に必要な帯域を、前記電子機器の接続構成によって変化する部分と前記情報信号の種類によって変化する部分とに分割し、区別して記憶することを特徴とする電子機器。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、制御信号と情報信号を混在させることのできるバスで複数の電子機器を接続し、これらの電子機器間で通信を行うシステムに関し、さらに詳細にはバスの共有資源である帯域を有効に使用する技術に関するものである。

【0002】

【従来の技術】従来、ビデオテープレコーダ、テレビ受信機、カメラ一体型ビデオテープレコーダ、コンピューター等の電子機器を制御信号と情報信号を混在させることのできるバスで接続し、これらの電子機器（以下「機器」という）間で制御信号及び情報信号を送受信する通信システムとしては、P1394シリアルバスを用いた通信システムが考えられている。

【0003】まず、図4を参照しながらこのような通信システムの一例を説明する。この通信システムは、機器A～Eを備えている。そして、機器Aと機器Bの間、機器Bと機器Cの間、機器Cと機器Dの間、及び機器Cと機器Eの間は、P1394シリアルバスで接続されている。

【0004】P1394シリアルバス（以下「バス」という）を用いた通信システムでは所定の通信サイクル（例、125 μ s）で通信が行われる。そして、デジタルオーディオ/ビデオ信号のような情報信号を連続的に伝送するIsochronous（以下「Iso」と略す）通信と、接続制御コマンドなどの制御信号を必要に応じて不定期に伝送するAsynchronous（以下「Async」と略す）通信の両方を行うことができる。

【0005】バスにおける通信サイクルの管理は、通信システムのルートとなった機器（以下「ルートノード」という）がバス上にサイクルスタートパケットを送出することにより開始される。なお、ルートノードは、バスにリセットがかかった時に、IEEE-P1394の仕様書に規定する手法により自動的に決定される。

【0006】図5に通信サイクルの一例を示す。この例は、バスにサイクルスタートパケットが送出された後、最初にバスにIsoパケットを送出できた機器から見た通信サイクルである。この図において、ルートノードがバス上に送出したサイクルスタートパケットは第1伝搬遅延時間p_{r1}後に機器に到達する。バス上にIsoパケットを送出しようとする機器はサイクルスタートパケットを受信すると、所定の時間（Isoギャップ）を待ってから、ルートノードに対してバス使用の要求を行なう。複数の機器がバスの使用要求を行なったときは、ルートノードは、最も早くバス使用要求をして来た機器に対してバス使用を許可する。これは図5のアービトレーションタイムにおいて実行される。

【0007】ルートノードからバス使用の許可を得た機器は、バスにIsoパケット（この図のIso-1）を送出する。このとき、Isoパケットの前後には、それぞれデータプリフィクスとデータエンドが付加される。

【0008】バス使用の許可が得られなかった機器は、バス使用の許可を得た機器がIsoパケットを送出してから、第2伝搬遅延時間p_{r2}以内に受信が完了し、データエンド完了から所定のIsoギャップを待って再びルートノードに対してバス使用の要求を行なう。そして、バスの使用許可が得られたら、バスにIsoパケット（この図のIso-2）を送出する。

【0009】このようにして、バス上にIsoパケットを送信しようとする全ての機器がアービトレーションとIsoパケットの送信を終了した後、次のサイクルスタートパケットまでの期間がAsyncパケットの通信に使用される。

【0010】ここで、第2伝搬遅延時間 `pro2` は、ある機器から通信システム内で最も離れている機器までの間をパケットが伝搬するのに必要な時間に応じて決まるものである。そして、この時間は通信システムを構成し、バスにリセットがかかったときに、IEEE-P1394の仕様書に規定する手順によりどの機器でも計算することが可能であるが、機器毎に異なる値となるので、全情報を持つのは負担が大きい。したがって、管理計算を簡単にするために、通信システム内で最も離れた2つの機器間に必要な時間を一律に使用するのが实际的である。また、アービトレーションタイムは、各機器とルートノードとの間の距離に応じて決まるものであるから、各機器毎に独自の値となる。そして、Isoギャップ、データプリフィクス、及びデータエンドはIEEE-P1394の仕様書に規定されている固定値である。

【0011】図5に示すように、1個のIsoパケットの伝送には最大で（最も離れた機器間を伝わるまでに）Isoギャップから第2伝搬遅延時間 `pro2` までの時間が必要となる。この時間のうち、Isoパケット分の他の分、すなわちIsoギャップ、データプリフィクス、データエンド、アービトレーションタイム、及び第2伝搬遅延時間 `pro2` のトータルをオーバーヘッド分と呼ぶ。前述した各時間の説明から、このオーバーヘッド分は機器の接続構成によって変化することがわかる。

【0012】バスにIsoパケットを送出しようとする機器は、使用チャンネルと伝送に必要な帯域（時間帯域）をまず確保する。このため、バスのチャンネルと帯域を一元管理する機器であるIsoリソースマネージャに、チャンネル及び必要とする帯域を申請する。Isoリソースマネージャはバスの各チャンネルの使用状態を示すチャンネルレジスタと、バスの残りの容量（以下「残存帯域」という）を示す帯域レジスタを備えている。Isoパケットを送出しようとする機器は、これらのレジスタに対して、Asyncパケットを用いて自分が使用したいチャンネルと帯域を書き込むための書き込み命令（Compare & Swap 命令）を送る。そして、書き込みに成功すれば、バスへの出力が可能となる。

【0013】機器間でIsoパケットの通信を行なうための接続制御は、各機器に設けられたプラグコントロールレジスタを用いて行う。プラグコントロールレジスタにIsoパケットの伝送管理に必要な情報とIsoパケットの伝送に必要な情報を書き込むことにより、機器の内部からも外部からもIsoパケットの接続制御を可能にする。

【0014】図6に出力プラグコントロールレジスタを示す。ここで、Valid Flagを1にセットすると、Channelにセットされたチャンネルに、Data Rateで指定された伝送速度で、Bandwidthに示された帯域を使ってIsoパケットを送信す

る。Valid Flagを0クリアすると、送信を停止する。Connection Counterは自分の出力を入力している機器の数を示す。そして、Unowned Connection Counterは、自らIsoパケットの出力を開始したときに1となる。以上説明した情報のうち、Valid Flag, Unowned Connection Counter, 及びConnection CounterがIsoパケットの伝送管理に必要な情報であり、Channel, Data Rate, 及びBandwidthがIsoパケットの伝送に必要な情報である。なお、各フィールドの上に付した数字はデータのビット数である。

【0015】入力プラグコントロールレジスタも同様に構成されており、Valid Flagを1にセットすると、ChannelにセットされたチャンネルからIsoパケットを受信する。Valid Flagを0クリアすると受信を停止する。

【0016】次に、図7のように構成された通信システムにおいて、機器Cの制御により機器Aの出力を機器Eへ入力する場合の接続制御手順について図8を参照しながら説明する。これは、例えば機器Cが編集コントローラであり、機器Aと機器Eがビデオテープレコーダであって、機器Aの再生信号を機器Eで記録するような場合である。また、この通信システムにおいて機器BがIsoリソースマネージャである。

【0017】まず、機器Cは機器Aがバスへ出力する情報信号の種類を調べる（手順①）。この場合、機器Aが出力する情報信号の種類は、例えば機器Aが特別なレジスタを用意して、そこに書いておく。次に、機器AがIsoパケットをバスへ出力するために必要なチャンネルを機器Bのチャンネルレジスタに書き込み（手順②）、さらに、手順①で調べたIsoパケットの伝送に必要な時間帯域に前述したオーバーヘッド分の時間帯域を加算した帯域を、機器Bの帯域レジスタに示される残存帯域から差し引く（手順③）。これにより、機器AがバスへIsoパケットを出力するために必要なチャンネルと帯域が確保される。

【0018】このようにしてチャンネルと帯域を確保したら、次に機器Aの出力プラグコントロールレジスタと機器Eの入力プラグコントロールレジスタに対して、前述したIsoパケットの伝送管理に必要な情報とIsoパケットの伝送に必要な情報を書き込む（手順④、⑤）。これにより、機器Aからバスへ出力されたIsoパケットは機器B、Cを通過して機器Eへ入力される。

【0019】次に、機器Aの出力を機器Eへ入力している状態において、通信システムに対して機器の抜き差しを行なった場合について考える。この場合、機器の接続構成が変わるため、機器AがIsoパケットを伝送するのに必要な時間帯域のうちオーバーヘッド分が変化する。そこで、機器Cはその変化したオーバーヘッド分の

帯域を調整して新たな伝送帯域を、機器Bの帯域レジスタに示される残存帯域から差し引く（手順⑥）。さらに、機器Aの出力プラグコントロールレジスタに対して新たな伝送帯域を書き込む（手順⑦）。

【0020】次に、機器Aの出力を機器Eへ入力している状態において、機器Aが出力する信号の種類が変化した場合について考える。この場合、機器AがIsoパケットを送送するのに必要な時間帯域のうちIsoパケット分が変化する。そこで、機器Aは変化したIsoパケット分の帯域を調整して新たな伝送帯域を、機器Bの帯域レジスタに示される残存伝送帯域から差し引く（手順⑧）。さらに、自分の出力プラグコントロールレジスタに対して新たな伝送帯域を書き込む（手順⑨）。

【0021】なお、以上説明した各手順においては、IEEE-P1394の仕様書に規定されているCompare&Swap命令とResponseからなるトランザクションを用いる（ただし、手順①はRead命令とResponseでもよい）。

【0022】

【発明が解決しようとする課題】しかしながら、前記統制制御手順では、機器Cはバスの構造によって決まるオーバーヘッド分の帯域を知ることと、機器Aが出力する情報信号の種類を何らかの制御通信で確認してデータパケット分の帯域を知り、これらの合計を指定する必要がある。

【0023】このとき、出力途中で通信システムの構造が変化した場合、オーバーヘッド分の帯域調整は、初期設定を知っている機器Cしか変更することができない。また、出力途中で情報信号の種類が変化した場合、データパケット分の帯域調整は、機器Aしか変更することができない。

【0024】いずれの場合も、他の機器が実行できるようにするためには、目的に応じてそれぞれ機器A又はCとの間で制御信号の通信を行なうことが必要になるため、そのための時間がかかることで情報信号の通信が途切れるおそれがある。また制御手順が複雑になってしまい、プラグコントロールレジスタを使用したアプリケーションの開発が困難になる。

【0025】本発明は、このような問題点を解決することのできる通信制御方法及び機器を提供することを目的とする。

【0026】

【課題を解決するための手段】前記課題を解決するために、本発明に係る通信制御方法は、制御信号と情報信号とを混在させて伝送できるバスで複数の機器が接続された通信システムにおいて、情報信号の入出力を制御する際に、情報信号の伝送に必要なバスの帯域を、機器の接続構成によって変化する部分と情報信号の種類によって変化する部分とに分割し、区別して扱うことを特徴とするものである。

【0027】情報信号の入出力を制御するための制御コードを通信システム内の他の機器からも読み書きできるレジスタを各機器に設けた通信システムにおいては、情報信号を出力するために必要な帯域を機器の接続構成によって変化する部分と情報信号の種類によって変化する部分とに分割し、区別して前記レジスタに記憶する。

【0028】また、情報信号の種類によって変化する部分について、情報信号を出力していない時にも現在出力し得る情報信号の種類によって決まる帯域を前記レジスタに記憶することで、確保すべき帯域を示すようにする。これにより、帯域の確保を行なう他の所定の機器は、情報信号を出力しようとする機器にその情報信号の種類を問い合わせなくても、前記レジスタの記憶されている帯域を読むだけで、確保すべき帯域を知ることができる。したがって、IEEE-P1394の仕様書に規定されているCompare&Swap命令により帯域を確保する場合、どのようなレジスタにCompare&Swapする時も、1回目は現在状態を読み、2回目で書き換えが成功する場合が殆どなので、前記の手順が1回目の手順を省略する形になる。

【0029】さらに、情報信号を出力している途中で機器の接続構成が変化した場合には、この情報信号を出力するために確保していた帯域を調整すると共に、レジスタに記憶されている、通信システムによって変化する帯域を書き換える。この帯域調整と書き換え命令は、通信システム内のどの機器が実行してもよい。

【0030】そして、情報信号を出力している機器は、出力途中で情報信号の種類が変化したときには、この情報信号を出力するために確保していた帯域を調整すると共に、レジスタに記憶されている、情報信号の種類によって変化する帯域を書き換える。

【0031】

【発明の実施の形態】以下本発明の実施の形態について図面を参照しながら詳細に説明する。図1は本発明を適用した機器の要部構成を示すブロック図である。この図に示すように、本発明を適用した機器は、情報信号発生ブロック1と、情報信号発生ブロック1が発生した情報信号のソースデータをパケット化して送信する送信ブロック2と、制御信号の送受信を行なうバスコントロールブロック3とを備えている。

【0032】情報信号発生ブロック1は、デジタルオーディオ/ビデオ信号等の情報信号を発生するブロックであって、機器がデジタルVTRであればデッキ部に相当するものである。そして、情報信号発生ブロック1はバスコントロールブロック3に対して、現在発生中の情報信号の種類を知らせる。

【0033】送信ブロック2は、情報信号発生ブロック1から送られて来るソースデータをIsoパケットにして、バスへ送出する。この時、バスコントロールブロック3により、パケットの送信がオン/オフ制御される。

【0034】バスコントロールブロック3は、通信システムの構造の解析、情報信号発生ブロック1から送られて来る情報信号の種類の解析、伝送帯域の獲得、プラグコントロールレジスタの設定、及び送信ブロック2における送信動作のオン／オフ制御等を行なう。バスコントロールブロック3には、Isoパケットの伝送管理に必要な情報とIsoパケットの伝送に必要な情報とを書き込むためのプラグコントロールレジスタが設けられている。ここでは、Isoパケットの送信について考えているので、出力プラグコントロールレジスタ4のみを図示した。

【0035】図2に本実施の形態における出力プラグコントロールレジスタを示す。図6に示した従来の出力プラグコントロールレジスタに比べて、Bandwidthに用いられていたフィールドは、Overhead IDとMax Payload Sizeの2つのフィールドに分割されている。この2つが、各々電子機器の接続構成によって可変の部分と情報信号の種類によって変化する部分に相当する。

【0036】Overhead IDは、オーバーヘッド分に相当する帯域を示すIDであり、ID番号の32倍が実際の帯域の値と対応している。Max Payload Sizeは、毎サイクル送信するIsoパケットの内、最大の大きさになる時の値を、クアドレット（4バイト）単位で示す。帯域の単位は、伝送スピードがS1600（約1600Mbps）の時に32ビットを送信するのにかかる時間であるので、S1600の時にはMax Payload Sizeがそのままデータパケット分の帯域の値となる。

【0037】この2つによって、合計の帯域は以下のように計算される。

合計帯域＝ (Overhead ID) × 32 + (Max Payload Size) × k

【0038】ここで、kはデータレートによって決まる係数であり、S1600の時に比べて何倍の時間を要するかを示すので、例えばS100の時にはk＝16となる。

【0039】次に、図7と同様に構成された通信システムにおいて、機器Cの制御により機器Aの出力を機器Eへ入力する場合の接続制御手順について図3を参照しながら説明する。ただし、この場合、機器Aは図1のように構成されており、図2に示した出力プラグコントロールレジスタを備えている。また、機器Eも同様に構成され、受信ブロックと入力プラグコントロールレジスタを備えている。

【0040】まず、機器Cは機器Aの出力プラグコントロールレジスタに書かれているMax Payload Sizeの値を読む（手順①）。次に、機器AがIsoパケットをバスへ出力するために必要なチャンネルを機器Bのチャンネルレジスタに書き込み（手順②）、さ

らに手順①で読んだMax Payload Sizeの値にオーバーヘッド分の時間帯域を加算した帯域を、機器Bの帯域レジスタに示される残存帯域から差し引く（手順③）。これにより、機器AがバスへIsoパケットを出力するために必要なチャンネルと帯域が確保される。

【0041】このようにしてチャンネルと帯域を確保したら、次に機器Aの出力プラグコントロールレジスタと機器Eの入力プラグコントロールレジスタに対して、前述したIsoパケットの伝送管理に必要な情報とIsoパケットの伝送に必要な情報を書き込む（手順④、⑤）。これにより、機器Aからバスへ出力されたIsoパケットは機器B、Cを通過して機器Eへ入力される。

【0042】次に、機器Aの出力を機器Eへ入力している状態において、通信システムに対して機器の抜き差しを行なった場合について考える。この場合、機器の接続構成が変わるため、機器AがIsoパケットを伝送するのに必要な時間帯域のうちオーバーヘッド分が変化する。そこで、機器Aはその変化したオーバーヘッド分の帯域を調整して新たな伝送帯域を、機器Bの帯域レジスタに示される残存帯域から差し引く（手順⑥）。さらに、自分の出力プラグコントロールレジスタに対して新たなOverhead IDを書き込む（手順⑦）。

【0043】次に、機器Aの出力を機器Eへ入力している状態において、機器Aが出力する信号の種類が変化した場合について考える。なお、ここで情報信号の種類が変化する場合は、デジタルビデオ信号がSDからHDに変化する場合や、MPEGに準拠した圧縮ビデオ信号の転送レートが変化する場合等がある。この場合、機器AがIsoパケットを伝送するのに必要な時間帯域のうちIsoパケット分が変化する。そこで、機器Aは変化したIsoパケット分の帯域を調整して新たな伝送帯域を、機器Bの帯域レジスタに示される残存帯域から差し引く（手順⑧）。さらに、自分の出力プラグコントロールレジスタに対して新たなMax Payload Sizeを書き込む（手順⑨）。

【0044】以上説明した各手順においても、図8と同様、IEEE-P1394の仕様書に規定されているCompare&Swap命令とResponseからなるトランザクションを用いる（ただし、手順①はRead命令とResponseでもよい）。

【0045】このように、本実施の形態においては、機器の接続構成が変化した場合には、バスコントロールブロック3でこれを検出し、新しい構成に帯域が不足していればIsoリソースマネージャーから追加取得し、また余剰が発生していたらその分をIsoリソースマネージャーに返却し、自分の出力プラグコントロールレジスタ4に示すOverhead IDも更新する。

【0046】また、情報信号発生ブロック1において信号の種類が変化したならば、これをバスコントロールブ

ロック 3 に知らせて、上記の方法と同様に帯域を調整し、自分の出力プラグコントロールレジスタ 4 に示す Max Payload Size も更新する。

【0047】その後、機器 C が情報信号の伝送経路（帯域とチャンネル）を解放する際には、機器 A の出力プラグコントロールレジスタに示されている帯域分を Iso リソースマネージャに返却することで、バスの共有資源である帯域を矛盾なく管理できる。

【0048】また、出力していない時にも現在出力し得る信号種類によって Max Payload Size を示すようにする。これによって、信号経路を作る際に、機器 C は機器 A が出力し得る情報信号の種類を知らなくても出力プラグコントロールレジスタの Max Payload Size を読むだけで、確保すべき帯域を知ることができる。

【0049】なお、前記実施の形態では、機器の接続構成が変化した場合には、情報信号を出力している機器 A がオーバーヘッド分の帯域調整を行なっているが、この帯域調整は機器 C、B 等、通信システム内のどの機器が行なってもよい。

【0050】また、前記実施の形態では、機器 C が帯域の確保を実行しているが、情報信号を出力しようとする機器 A 自身が帯域の確保を実行するように構成してもよい。さらに、前記実施の形態では、データプリフィクス、データエンド、アービトレーションタイム、第 2 伝搬遅延時間 pro2、及び Iso ギャップのトータルをオーバーヘッド分としているが、データプリフィクスとデータエンドの分は機器の接続構成にかかわらず一定なので、この部分は Iso パケット分に含め、アービトレーションタイム、第 2 伝搬遅延時間 pro2、及び Iso ギャップのトータルをオーバーヘッド分としてもよい。

【0051】

【発明の効果】以上詳細に説明したように、本発明によれば、通信システムの共有資源である帯域を、機器の接続構成によって変化する部分と情報信号の種類によって

変化する部分とに分割し、区別して扱うので、機器の接続構成が変化したときに帯域を調整することが容易になり、帯域を有効利用することができる。

【0052】また、プラグコントロールレジスタを用いて情報信号の伝送経路を管理するシステムに適用することで、出力機器における情報信号の変化に即座に対応することができる。したがって、情報信号の通信が途切れるおそれはなくなる。

【0053】さらに、最初に信号経路を作る際に、信号経路を作る機器は、情報信号を出力する機器が出力し得る情報信号の種類を知らなくても、プラグコントロールレジスタを読むだけで、確保すべき帯域を知ることができる。

【図面の簡単な説明】

【図 1】本発明を適用した機器の要部構成を示すブロック図である。

【図 2】本発明を適用した出力プラグコントロールレジスタの一例を示す図である。

【図 3】本発明を適用した出力プラグコントロールレジスタを用いた接続制御手順の一例を示す図である。

【図 4】P1394 シリアルバスを用いた通信システムの構成の一例を示す図である。

【図 5】P1394 シリアルバスを用いた通信システムにおける通信サイクルの一例を示すタイムチャートである。

【図 6】従来の出力プラグコントロールレジスタの一例を示す図である。

【図 7】従来の出力プラグコントロールレジスタを用いて情報信号の接続制御を行なう通信システムの一例を示す図である。

【図 8】従来の出力プラグコントロールレジスタを用いた接続制御手順の一例を示す図である。

【符号の説明】

1…情報信号発生ブロック、2…送信ブロック、3…バスコントロールブロック、4…出力プラグコントロールレジスタ

【図 2】

| (1) | (1) | (6) | (2) | (6) | (2) | (4) | (10) |
|------------|----------------------------|--------------------|-----|-----|-----|-------------|------------------|
| Valid Flag | Unowned Connection Counter | Connection Counter | r | Ch | DR | Overhead ID | Max Payload Size |

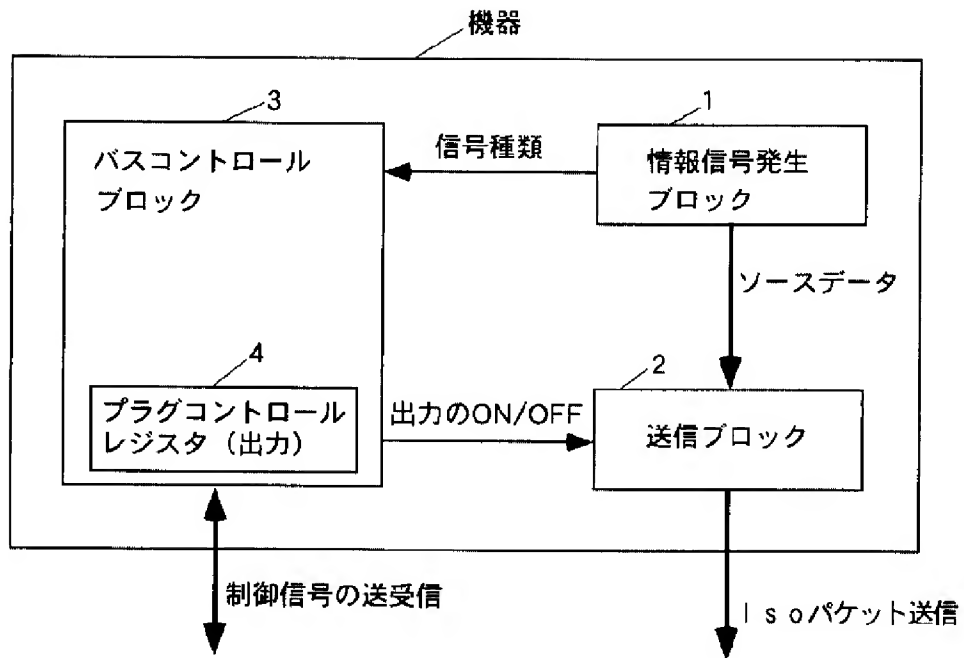
r : Reserved
Ch : Channel
DR : Data Rate

【図 6】

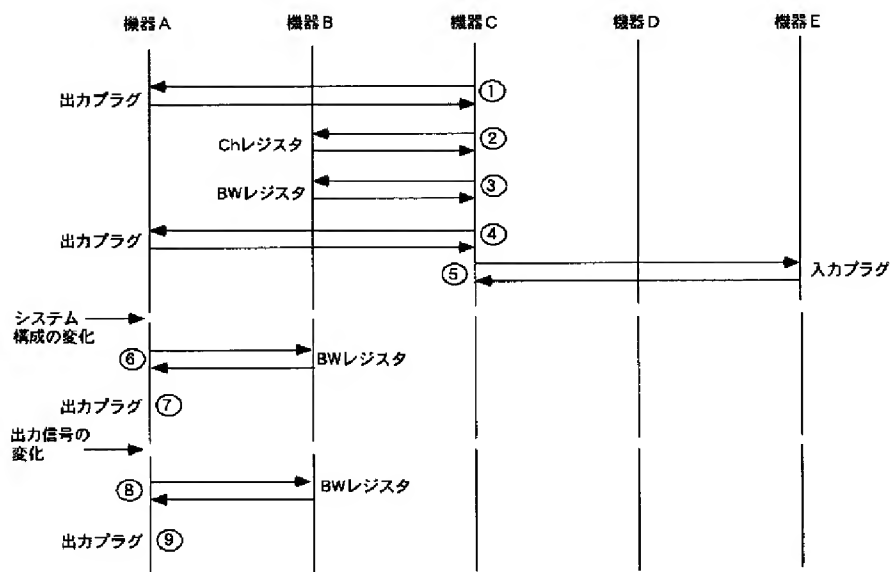
| (1) | (1) | (6) | (2) | (6) | (2) | (1) | (13) |
|------------|----------------------------|--------------------|-----|-----|-----|-----|-----------|
| Valid Flag | Unowned Connection Counter | Connection Counter | r | Ch | DR | r | Bandwidth |

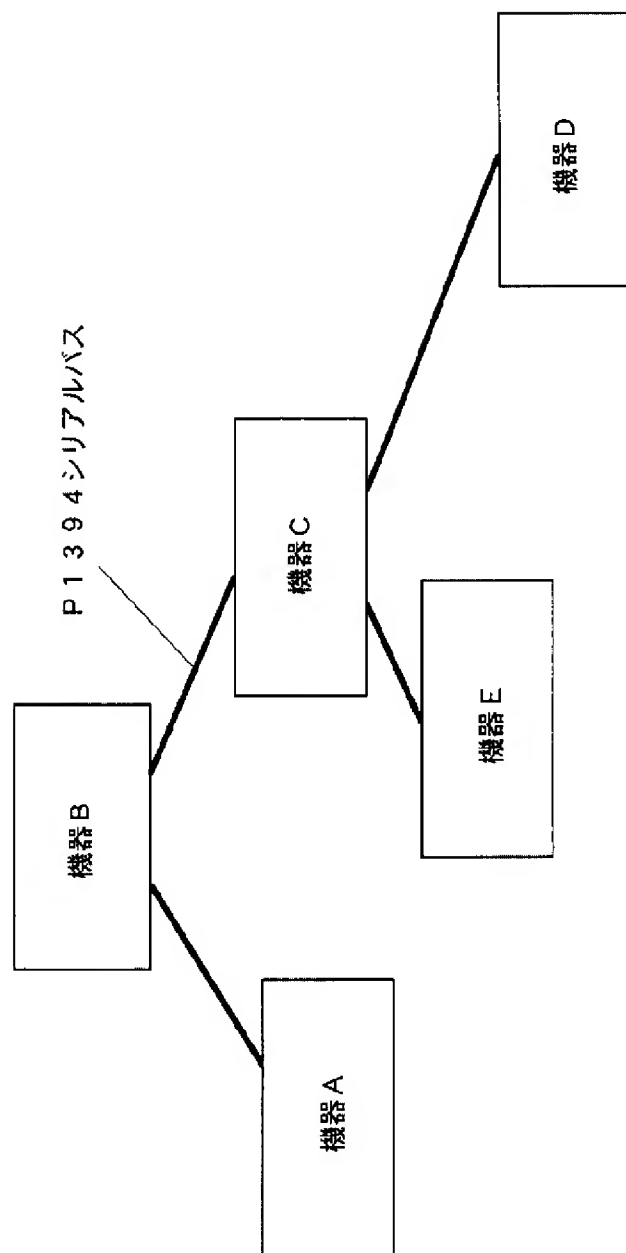
r : Reserved
Ch : Channel
DR : Data Rate

【図1】



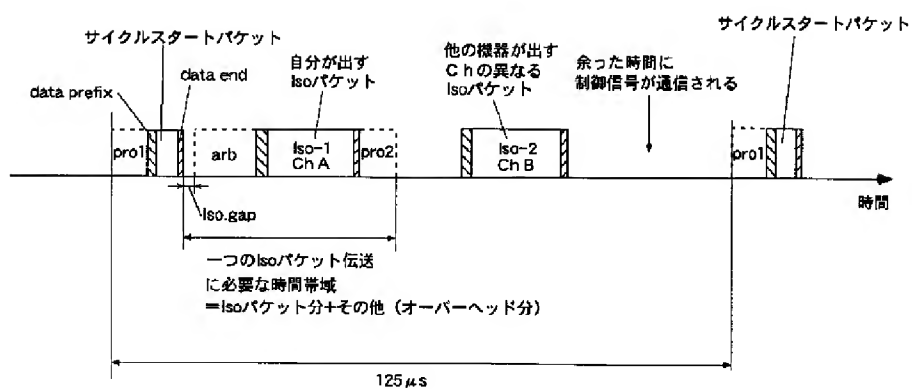
【図3】





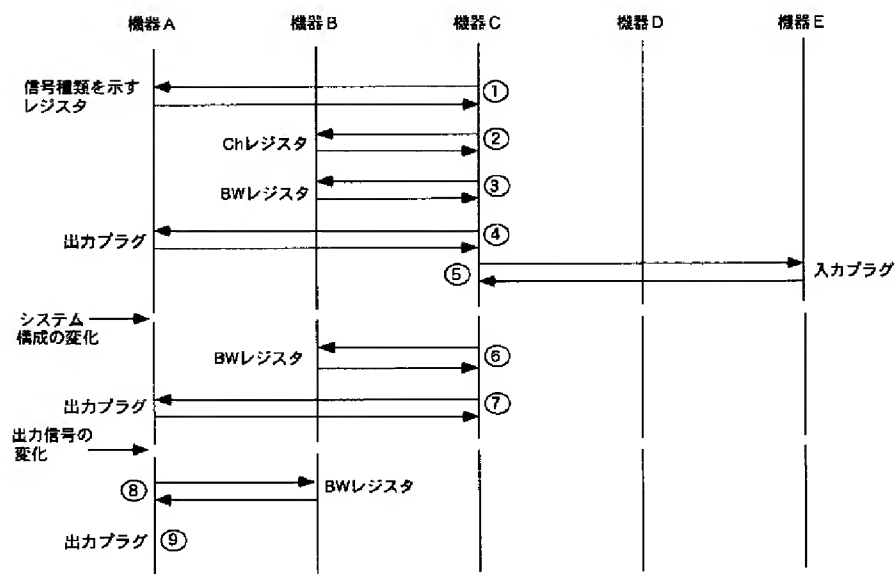
【図4】

【図 5】

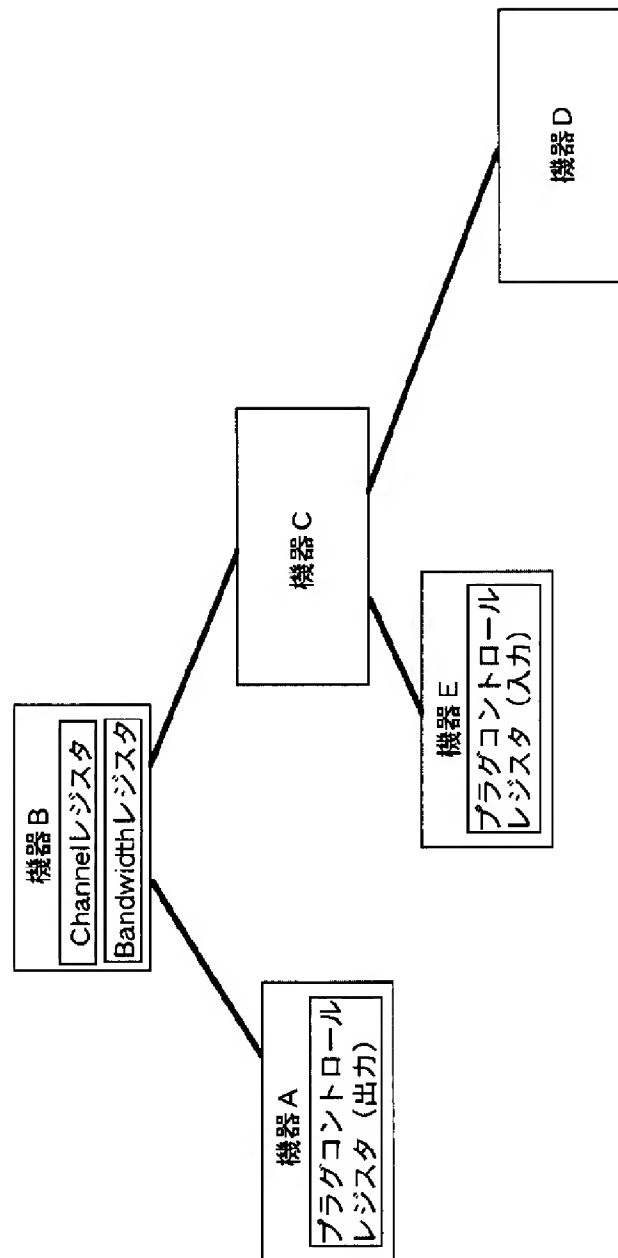


pro1: propagation delay 1
pro2: propagation delay 2
arb: arbitration time

【図 8】



【図 7】



【手続補正書】

【提出日】平成7年9月9日

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0037

【補正方法】変更

【補正内容】

【0037】 この2つによって、合計の帯域は以下のように計算される。

合計帯域 = (Overhead ID) × 32 + (Max

× PayloadSize + 3) × k

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0038

【補正方法】変更

【補正内容】

【0038】 ここで、Max Payload Sizeに3クアドレットを足したのはIsoパケットのヘッダ及びCRCの分である。また、kはデータレートに

よって決まる係数であり、 $S1600$ の時に比べて何倍
の時間を要するかを示すので、例えば $S100$ の時には $k = 16$ となる。

PATENT ABSTRACTS OF JAPAN

(11)Publication number : **09-027814**

(43)Date of publication of application : **28.01.1997**

(51)Int.Cl.

H04L 12/28

H04B 1/66

H04L 12/40

H04L 12/44

H04L 29/02

(21)Application number : **07-199145**

(71)Applicant : **SONY CORP**

(22)Date of filing : **12.07.1995**

(72)Inventor : **SATO MAKOTO
SHIMA HISATO**

(54) COMMUNICATION CONTROL METHOD AND ELECTRONIC DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To easily adjust a band when a connection configuration of devices is changed by providing a band required for the transmission so as to divide into a band division changed depending on the connection configuration of the electronic devices and a band division changed depending on the kind of an information signal.

SOLUTION: The electronic device is provided with an information signal generating block 1, a transmission block 2 sending source data of an information signal generated by the information signal generating block 1 while processing the data as a packet, and a bus control block 3 sending/receiving a control signal. In the case of controlling the input/output of the information signal, the band of a bus required for the transmission of the information signal is divided into a band division changed depending on the connection configuration of the electronic devices and a band division changed depending on the kind of an information signal for the distinguished processing. Furthermore, the device employs a plug control register 4 to be applicable to a system managing a transmission path of the information signal thereby coping immediately with a change in the information signal in an output device. Thus, the probability of interruption of communication of the information signal is precluded. Moreover, the transmission band is effectively utilized.

